

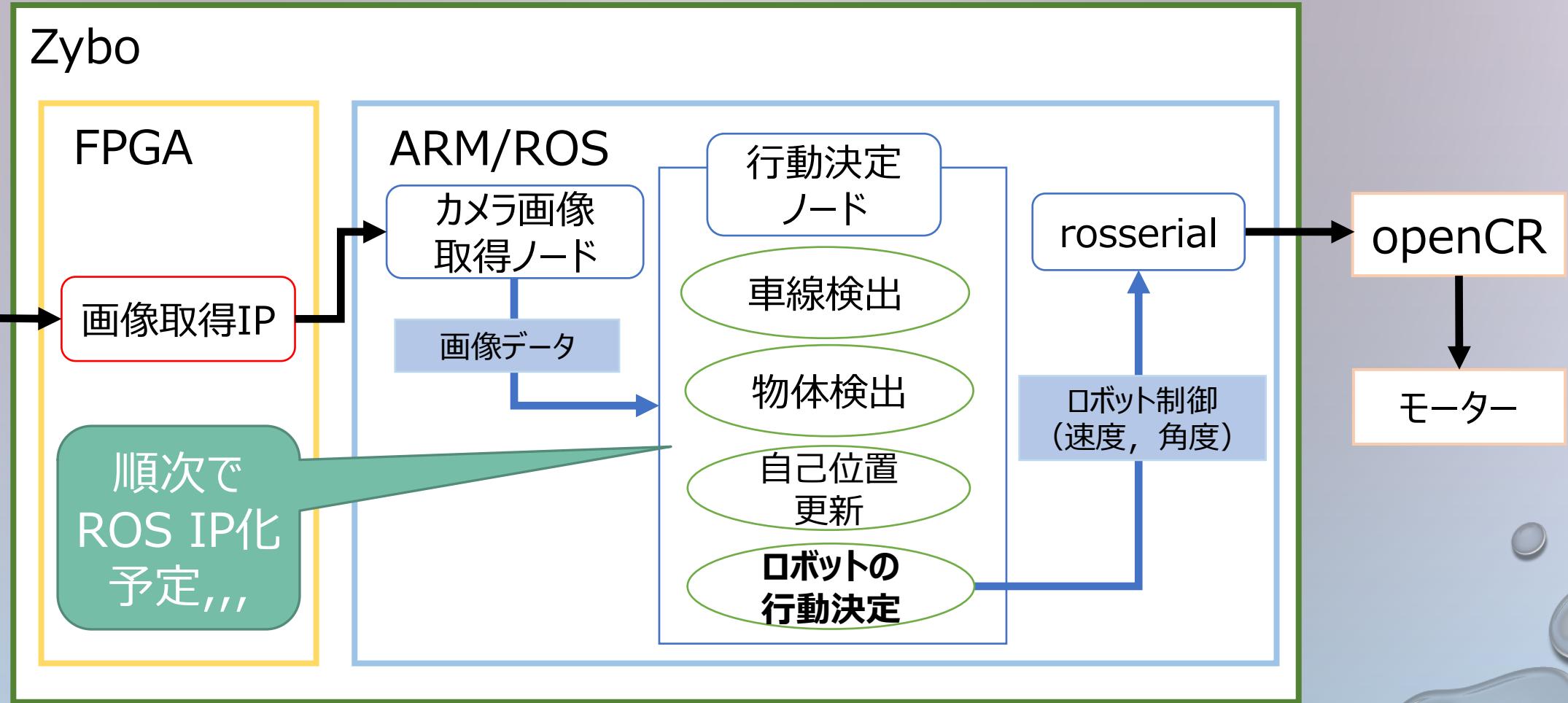
ZytleBot



@Tamtulebot
@lp6m2
@takasehideki

- **Zynq (FPGA)**
+
TurtleBot (ROS)で自動運転
- **ROS**の豊富なライブラリやシミュレータを活用
- 重い処理を**FPGA**にさせて、CPUの負担を軽減
- 第8回 相撲秀夫杯デザインコンテスト、
FPT2018 DESIGN COMPETITIONに向けて
開発中

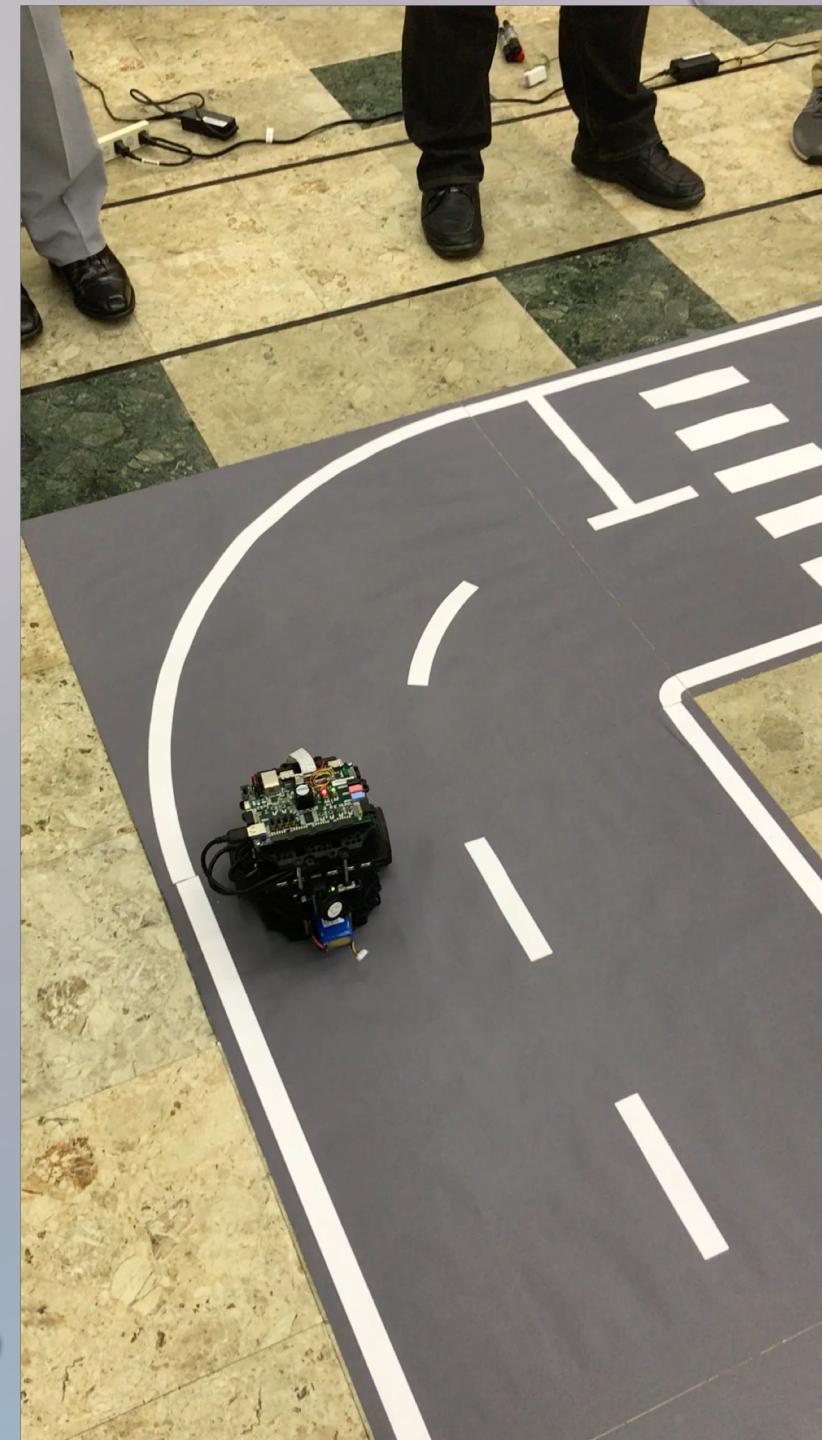
ZytleBot構成



FPT2018 FPGA DESIGN COMPETITION

挑戦者募集中!!

- ENTRY DUE: 09/15 (AOE)
- PAPER SUBMISSION DUE: 09/22
- FPT2018 REGISTRATION: 10/06
- CHALLENGE @NAHA!!:
DECEMBER, 2018



FPT2018 FPGA DESIGN COMPETITION

挑戦者募集中！！

- ENTRY DUE: 09/15 (AOE)
- PAPER SUBMISSION DUE: 09/22
- FPT2018 REGISTRATION: 10/06
- CHALLENGE @NAHA!!:

DECEMBER, 2018

